

## Intel Arria® 10 搭載 FPGA 開発・評価ボード

## A10PED

## Arria® 10 GX 2基搭載Full-Length PCIe開発・評価ボード

最大転送スピード15Gbpsの高速トランシーバーや浮動小数点DSPブロック、PCIe x8など豊富な機能が搭載されており、汎用性の高いボードです。また柔軟なメモリ構成となっており、最大で64GBまで対応することができます。

- Arria® 10 GX FPGA x2
- 2 PCIe x8インターフェース (Gen1, Gen2, Gen3)
- 12x Avago fiber optic modules x2
- QSFP cage (10GigE x4)
- Board Management Controller for Intelligent Platform Management
- Utility I/O : USB 2.0, SATA, powered GPIO header
- Memory options : Hybrid Memory Cube (Max. 2GB)  
／ECC付DDR4 SDRAM (Max. 64GB)



## A10P3S

## Arria® 10 GX/SX搭載 開発・評価ボード

3/4-Length PCIe x8の開発評価ボード。最大28Gbpsの高速トランシーバーやGen3 PCIe x8などの豊富な機能を搭載しており、電力効率の高いボードを実現。



- Arria® 10 GX/SX FPGA and SoC
- PCIe x8インターフェース (Gen1, Gen2, Gen3) ※最大2つ搭載可能
- QSFP cages x4 (40GbE x4, 10GbE x16)
- Board Management Controller for Intelligent Platform Management
- Timestamping support
- Utility I/O : 1000BASE-T Ethernet, USB 2.0, SATA
- Memory options : ECC付DDR4 SDRAM (Max. 40GB)  
／QDR-II+ (Max. 144MB)

## A10PL4

## Arria® 10 GX搭載 開発・評価ボード

low-profile PCIe x8の開発・評価ボード。最大17Gbpsの高速トランシーバーやGen3 PCIe x8などの豊富な機能を搭載しており、電力効率の高いボードを実現。



- Arria® 10 GX FPGA
- PCIe x8 インターフェース (Gen1, Gen2, Gen3)
- Dual QSFP cages (40GbE x2, 10GbE x8)
- Board Management Controller for Intelligent Platform Management
- Precision clock and timing options
- Utility I/O : USB 2.0
- Memory option : ECC(x72)付DDR4 SDRAM (Max. 32GB)

## Intel Arria® V 搭載 FPGA開発ボード

## A5-PCIe-L

## Arria® V GZを搭載したLow Profile PCIeボード

Arria® V GZ FPGAをベースとするPCIex8の開発・評価ボードです。I/O (入出力)、routing (データ経路) など柔軟に変更することができ、高度なシステムを実現しています。

- High performance Altera Arria® V GZ FPGA搭載
- PCIe x8 インターフェース (Gen1, Gen2, Gen3)
- Dual QSFP+cages (40GigE x2, 10GigE x8)
- Board Management Controller for Intelligent Platform Management
- USB 2.0 for programming and debug
- Timestamping and synchronization support
- Memory options : ECC付DDR4 SDRAM (Max. 8GB) /RLDRAM3 (Max. 512MB)  
／QDRII+ (Max. 72MB)



## Stratix® V 搭載 FPGA開発ボード

## S5-PCIe-DS

## Stratix® V GX/GS を2基搭載したPCIeボード

高帯域でかつ電力効率の高いStratix® V GX/GSが2基搭載された開発・評価ボードであり、各インターフェースが直接FPGA内臓のPHYにアクセスできるため、低遅延を実現しています。約200万のロジックエレメントが利用可能であり、ハイエンド製品の開発向けに提供しています。

- High-density Altera Stratix® V GX/GS FPGA x2
- PCIe x16 インターフェース (Gen1, Gen2, Gen3)
- QSFP+cages x4 (40GigE x4, 10GigE x16, QDR/FDR InfiniBand direct to the FPGAs x4)
- SATA コネクタ x8 (最大 6Gbps/個)
- Timestamping support
- Board Management Controller for Intelligent Platform Management
- Utility I/O includes : USB 2.0, RS-232, and JTAG
- Memory options : ECC付DDR3 SDRAM (Max. 64GB) /RLDRAM3 (Max. 4GB)  
／QDRII+ (Max. 144MB)



## Xilinx UltraScale搭載 FPGA開発・評価ボード

Virtex UltraScale FPGAを搭載し、データセンター、ネットワーク処理およびセキュリティ、ストレージ、放送機器、その他のエンド・マーケットの幅広いアプリケーション開発および試作にご使用いただけます。

### XUPP3R

#### Virtex UltraScale+搭載3/4-length PCIe x16開発・評価ボード

Virtex UltraScale +を搭載した3/4-length PCIe x16開発・評価ボードです。高帯域かつ低遅延な製品のため、大量のデータフローやパケット処理を扱う際に適しております。

- Virtex UltraScale+ VU7P/VU9P/VU11P/VU13P
- PCIe x16 インターフェース (Gen1, Gen2, Gen3) ※最大2つ搭載可能
- PCIe x8 インターフェース (Gen4) ※最大2つ搭載可能
- QSFP28 cages x4 (400GbE x1, 100GbE x4, 40GbE x4, 25GbE x16, 10GbE x16)
- Board Management Controller for Intelligent Platform Management
- Timestamping support
- Utility I/O : USB 2.0, serial expansion port
- Memory options : ECC付DDR4 SDRAM (Max. 256GB)  
/QDR-II+ (Max. 288MB)



### XUSP3S

#### Kintex / Virtex UltraScale搭載 3/4-length PCIe x8開発・評価ボード

Kintex / Virtex UltraScaleを搭載した3/4-length PCIe x8 開発・評価ボードです。高帯域かつ低遅延な製品のため、大量のデータフローやパケット処理の扱いに最適です。

- Kintex UltraScale 95/115または、Virtex UltraScale 95
- PCIe x8 インターフェース (Gen1, Gen2, Gen3) ※最大4つ搭載可能
- QSFP28 cages x4 (400GbE x1, 100GbE x4, 40GbE x4, 25GbE x16, 10GbE x16)
- Board Management Controller for Intelligent Platform Management
- Timestamping support
- Utility I/O : USB 2.0, serial expansion interface
- Memory options : ECC付DDR4 SDRAM (Max. 64GB)  
/QDR-II+ (Max. 144MB)



### XUSPL4

#### Kintex / Virtex UltraScale FPGA搭載開発・評価ボード

Kintex / Virtex UltraScaleを搭載したLow-Profile PCIeボードx8開発・評価ボードです。高帯域かつ低遅延な製品のため、大量のデータフローやパケット処理の扱いに最適です。

- Kintex UltraScale 95または、Virtex UltraScale 65/95
- PCIe x8 インターフェース (Gen1, Gen2, Gen3) ※最大2つ搭載可能
- QSFP28 cages x2 (100GbE x2, 40GbE x2, 25GbE x8, 10GbE x8)
- Board Management Controller for Intelligent Platform Management
- Precision timestamping support
- Utility I/O : USB 2.0
- Memory option : ECC(x72)付DDR4 SDRAM (Max. 32GB)



BittWare社は約25年間にわたりハイエンドの信号処理、ネットワーク処理、高性能コンピューティング向けのFPGA開発・評価ボードを提供しており、海外の市場において豊富で信頼のある実績を持つボードベンダーです。同社のFPGA開発・評価ボードは拡張性の高い製品となっており、本製品を使用することでデータセンター、サイバーセキュリティ、航空宇宙市場のアプリケーションといった、幅広い分野での開発、効率化に役立てられます。

※本印刷物に記載の内容および製品・サービスの仕様は、予告なく変更する場合があります。  
※記載されている社名および製品名は、各社の商標または登録商標です。

