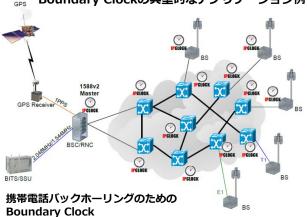
革新的・高品質な IPClock社製 IEEE1588(PTP)ソリューション 豊富なFPGA開発のノウハウ、技術力を持つ富士ソフトがサポートする 世界的に実績あるIPClock社製 IEEE1588(PTP)ソリューション製品シリーズです。

FUJISOFT

creating new values

IPCLOCK InSync

Boundary Clockの典型的なアプリケーション例



IPClockの製品はネットワークやテストシナリオなど様々な用途で4年以上の時間をかけて検証され、高品質な周波数、位相および時刻同期など、最も厳格なレベルのアプリケーションの同期要件を満たしています。
※Xilinx FPGA対応



Chip-on-FPGA http://www.fsi-embedded.jp/_ptr/ipclock/index.html

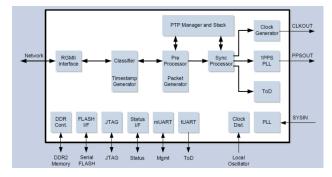
IPC1603: IEEE1588 v2 スレーブ

IEEE1588 v2 規格準拠 スレーブ 「Chip on FPGA」

幅広いパケット交換ネットワーク条件をカバーする優れた同期性能を持っています。

Xilinx製 Spartan 6 FPGA (XC6SLX45) を使用しています。

ブロック図:



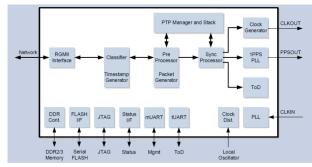
IPC1710: IEEE1588 v2 マスター/スレーブ

IEEE1588 v2 規格準拠 マスター / スレーブ 「Chip on FPGA」

幅広いパケット交換ネットワーク条件をカバーする優れた同期 性能を持っています。

Xilinx製 Spartan 6 FPGA (XC6SLX45) を使用しています。

ブロック図:



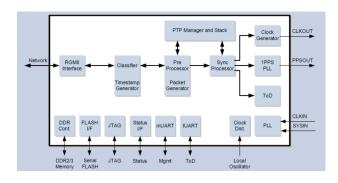
IPC9000: IEEE1588 v2 BC マスター/スレーブ (64 Ch.)

IEEE1588 v2 規格準拠 BCおよびマスター/スレーブOC「Chip on FPGA」

LTE、UMTS、GSM、EDGE、TD-SCDMA および WiMAX同期 要件を満たしています。

64 スレーブ / チャネルをサポートしています。

ブロック図:



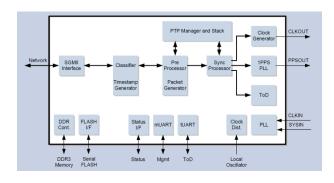
IPC9100: IEEE1588 v2 BC マスター/スレーブ (128 Ch.)

IEEE1588 v2 規格準拠 BCおよびマスター/スレーブOC「Chip on FPGA」

Xilinx製 Zynq FPGA(XC7Z7010-2CLG225I)を使用しています。

128スレーブ / チャネルをサポートしています。

ブロック図:



http://www.fsi-embedded.jp/ ptr/ipclock/index2.html#02

- ・IPClockのIPコアはIEEE1588 v2規格準拠のスレーブです。 BC(Boundary Clock)とマスター/スレーブOCを提供しています。
- ・最先端のクロック同期アルゴリズムスイートとIEEE1588 v2プロ トコルスタックを含む完全なIEEE1588 v2マスター/スレーブOC の実施に必要な、すべてのレイヤーを採用しています。
- ・PowerQUICC、MIPS、ARMおよびMicroBlazeのマイクロプロ セッサを利用しており、VxWorksのオペレーティングシステム およびLinuxオペレーティングシステムで十分に検証されています。

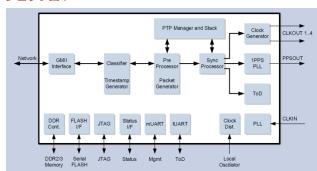
IPC9004: IEEE1588 v2 BC マスター/スレーブ FPGA用ネットリスト

IEEE1588 v2 規格準拠 BCおよびマスター/スレーブOC 対応 の「IPコア」

ベストマスタークロック(BMC)アルゴリズムに規格準拠して います。

64 スレーブ / チャネルをサポート、Xilinx 7シリーズFPGAを 使用しています。

ブロック図:



http://www.fsi-embedded.jp/ ptr/ipclock/index3.html#03

IPC300: Chip-on-FPGA用 評価ボード

IPClock社製のFPGA「IPC1710」および「IPC9000」 の評価ボード

ベストマスタークロック(BMC)アルゴリズムに規格準拠して います。

IEEE1588 v2 マスター/スレーブ BC (Boundary Clock) に 対応しています。



IPC400: IEEE1588 v2 マスター/スレーブ搭載 デモ装置

IPClock社製のFPGA「IPC1710」および「IPC9000」の評 価ボード「IPC300」を装置化 (19インチラック区画のハーフサイズ)

IEEE1588 v2 マスター/スレーブ BC (Boundary Clock) に 対応しています。



※本カタログに記載の内容および製品・サービスの仕様は、予告なく変更する場合があります。







富士ソフト 組み込み製品

お問合せ窓口: et-solution@fsi.co.jp